

電磁応用

第53号 1999年8月

平成11年度第1回理事評議員会議

去る、平成11年7月28日、羽沢ガーデンに於いて、平成11年度第1回理事評議員会議を開催し、下記議案を承認し、今後の運営について討議を行った。

資料 第1号議案 平成10年度 事業成果報告

第2号議案 平成10年度 事業決算報告

添付資料 研究所名簿

平成10年度 研究成果

理事 大附 辰夫
論文

- [1] 戸川望, 荒宏視, 柳沢政生, 大附辰夫 “ツリー状に接続されたLUTを対象とした深さ制約付きテクノロジーマッピング手法” 電子情報通信学会第11回回路とシステム軽井沢ワークショップ論文集, pp. 343-348, 1998.
- [2] 中嶋雄一郎, 鈴木将貴, 戸川望, 柳沢政生, 大附辰夫 “分布定数回路の遅延感度解析に基づくクロック配線最適化手法,” 情報処理学会研究報告, 98-D A-88-4, 1998.
- [3] N. Togawa, K. Hagi, M. Yanagisawa and T. Ohtsuki, “An FPGA layout reconfiguration algorithm based on global routes for engineering changes in system design specifications,” IBICE Trans. on Fundamentals of Electoronics, Communications and Computer Sciences, Vol. E81-A, no. 5, pp. 873-884, 1998.

