

電磁応用

第49号 1998年 6月

平成9年度第2回理事評議員会

去る2月27日、新宿のホテルハイヤットにて理事評議員会を開催し、平成10年度の事業計画を決定した。

経済事情は相変わらず思わしくないので、昨年度並の緊縮体制となるが、平成10年度前半で景気が立ち直れば、後半に研究範囲の拡大を検討する。

議事 平成10年度事業計画

平成10年度事業予算

1997(平成9)年度 研究発表業績

理事 大附 辰夫

システムVLSI設計方式に関する研究

1. “システム設計仕様の部分的変更を実現する概略配線経路を考慮したFPGA向けレイアウト再構成手法”, 電子情報通信学会 回路とシステム軽井沢ワークショップ論文集, pp. 187 ~192, April 1997
2. “FOGAを対象とした低消費電力指向配置・概略配線同時処理手法”, 電子情報通信学会VLSI設計技術研究会, Vol. 97, No. 42, pp. 191~198, June
3. “ディジタル信号処理を対象とした高位合成システムにおける高速なスケジューリングアルゴリズム”, 情報処理学会DAシンポジウム '97論文集, pp167~172, July 1997.
4. “スケッチレイアウトシステムにおけるBGAパッケージ配線手法”, 回路実装学会誌, Vol. 12, No. 4, pp. 241 ~ 246, July1997.

